

PETER SIY

DSP: L'AVENIR EST A LA MISE AU POINT EN RESEAU

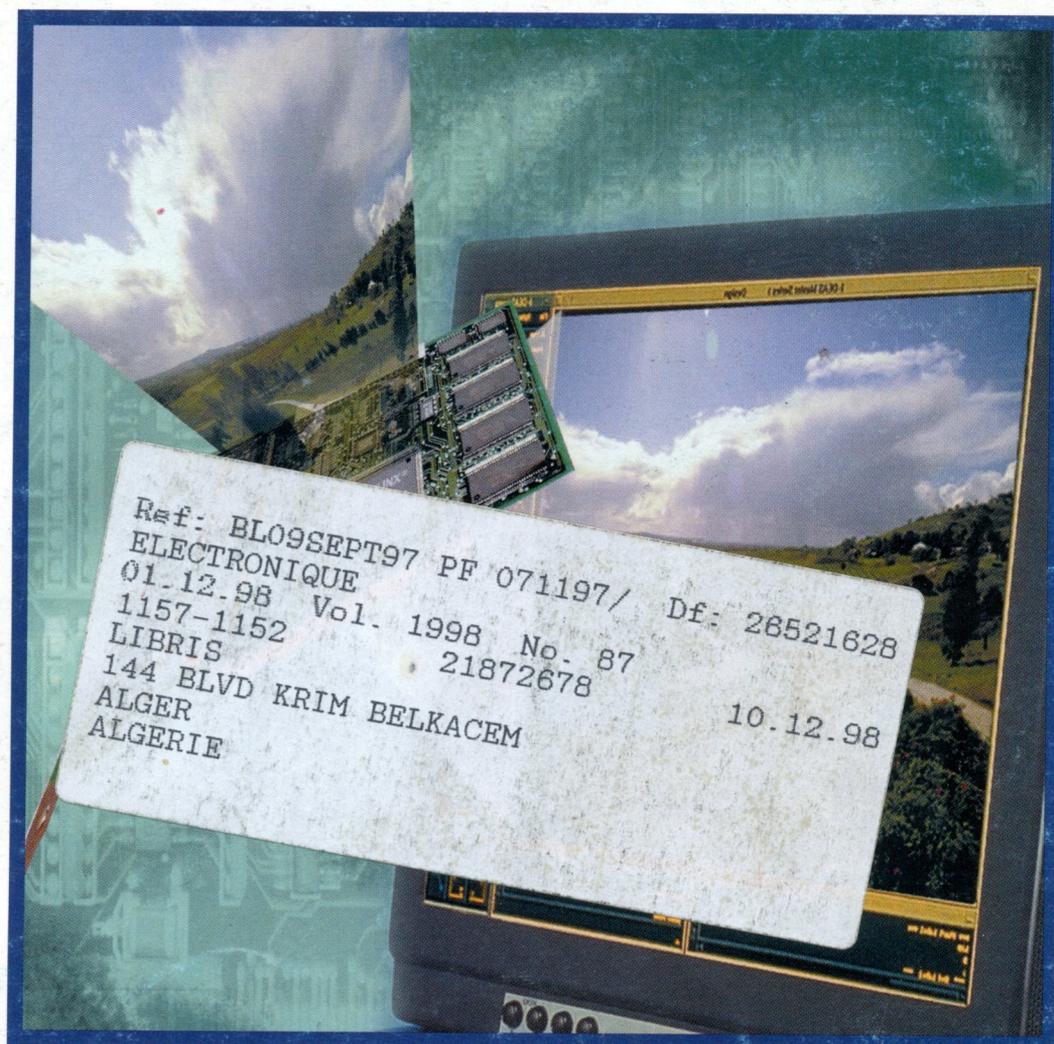


TENDANCES

CARTES FLASH: LA VALSE DES FORMATS

ACTUALITE

LES PRODUITS JAVA FONT RESSOURCES COMMUNES



MISE EN ŒUVRE

DES CIRCUITS PROGRAMMABLES POUR L'INTERFACE PCI

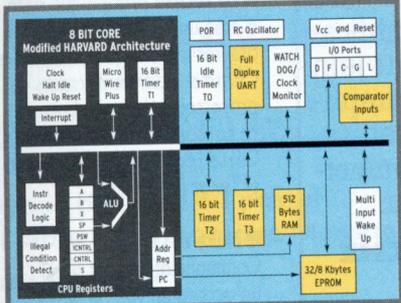
Certaines applications demandent une interface PCI sur mesure. Dans ce cas, les circuits logiques programmables s'imposent. MVD préconise l'emploi d'un FPGA, Cypress celui d'un CPLD.

GUIDE D'ACHAT
CIRCUITS DE GESTION
DE LA TEMPERATURE
Page 84

LE MARCHÉ CLASSE
DE L'ELECTRONIQUE
Page 99

UN MICROCONTRÔLEUR COP8 32K EN VERSION OTP POUR MOINS DE 3,50*\$

COP8SGR7



©1998 National Semiconductor et sont des marques enregistrées et WATCHDOG est une marque de National Semiconductor Corporation. Tous droits réservés. * Le prix indiqué est pour 1000 unités 32K OTP 28SOIC FOB Santa Clara, CA USA.

**Le COP8SGR de National Semiconductor :
un microcontrôleur très complet pour
utilisateurs exigeants**

- COP8SGR 32K OTP avec 512 octets de mémoire RAM
- Tension de fonctionnement de 2,7V à 5,5V
- 2 comparateurs analogiques
- USART full duplex
- Réduction d'EMI de 20dB
- Jusqu'à 8 sorties de puissance
- Sélection par l'utilisateur des options WATCHDOG™, configuration de l'oscillateur et RAZ à la mise sous tension
- COP8SGE 8K OTP avec 256K octets de mémoire RAM également disponible
- Versions ROM pour la production de volume

L'outil de développement pour COP8SGR est proposé avec une réduction de 30 à 40%*

** Offre valable jusqu'en Mars 1999 chez les distributeurs agréés

Idéal pour les appareils de communication, les téléphones sans fil, les relevés de mesures à distance, les applications automobiles et les systèmes de sécurité.

**Pour toute information complémentaire :
www.national.com/see/COP8SGR
ou envoyez-nous une télécopie au
0049 (180) 512 12 15**



National Semiconductor®

SOMMAIRE

ACTUALITE

ACTUALITE-TECHNOLOGIES

**UNE SOLUTION RF FAIBLE
CONSOMMATION POUR LE CONTROLE
A DISTANCE** _____ **10**

Dédiée aux transmissions de données à portée limitée.

**L'ARM10 S'EMBARQUE
POUR LE HAUT DE GAMME** _____ **11**

Un cœur gonflé à 400 Mips pour 300 MHz.

**LES PRODUITS JAVA FONT
RESSOURCES COMMUNES** _____ **20**

Tous les services du réseau accessibles aux différents clients.

ACTUALITE-OUTILS

**L'ANALYSE DE LA QUALITE
DU CODE DEVIENT UN MUST** _____ **24**

But : améliorer le code RTL avant la synthèse.

**L'ANALYSE SPECTRALE D'ADAPTE
AU W-CDMA** _____ **26**

Pour le développement des radiocommunications de troisième génération.

**CARTOGRAPHIER LES EMISSIONS
RAYONNEES DES CARTES EQUIPEES** _____ **28**

Un outil précieux d'aide à la mise au point en conception.

TENDANCES

L'INVITE

**« DSP : L'AVENIR EST A LA MISE
AU POINT EN RESEAU »** _____ **30**

Telle est la conviction de Peter Siy.

INSTRUMENTATION

**LES MULTIMETRES DE POCHE
GAGNENT EN RESOLUTION** _____ **48**

Des appareils qui affichent jusqu'à 310 000 points !

COMPOSANTS

**CARTES FLASH :
LA VALSE DES FORMATS** _____ **34**

L'explosion des applications dans l'embarqué suscite une profusion de formats.

DEVELOPPEMENT

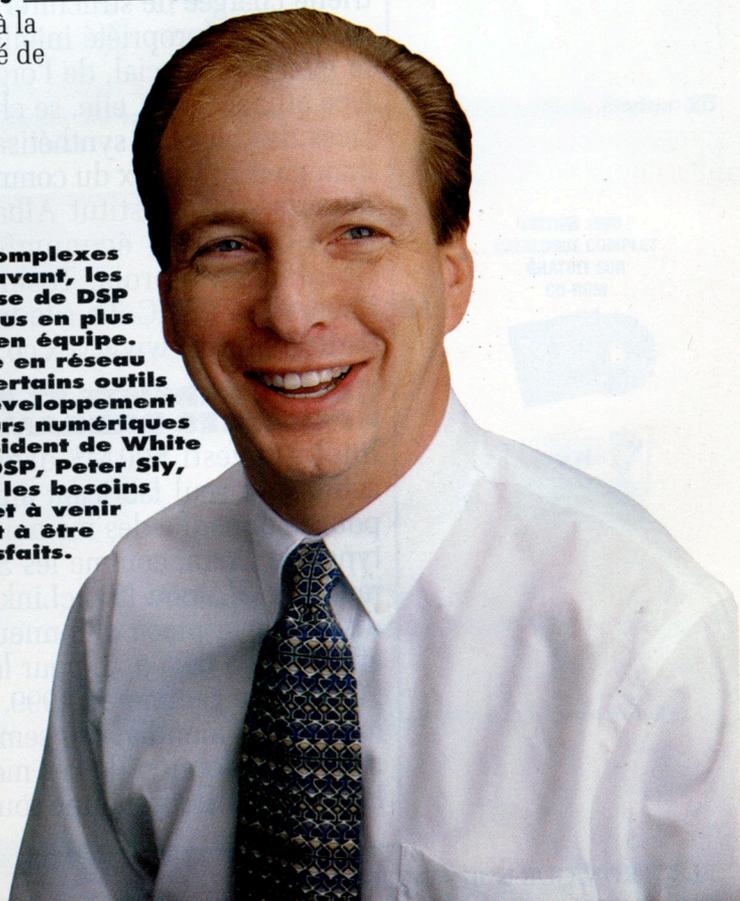
**LA CO-VERIFICATION MATERIEL-LOGICIEL
PREND SON ESSOR** _____ **51**

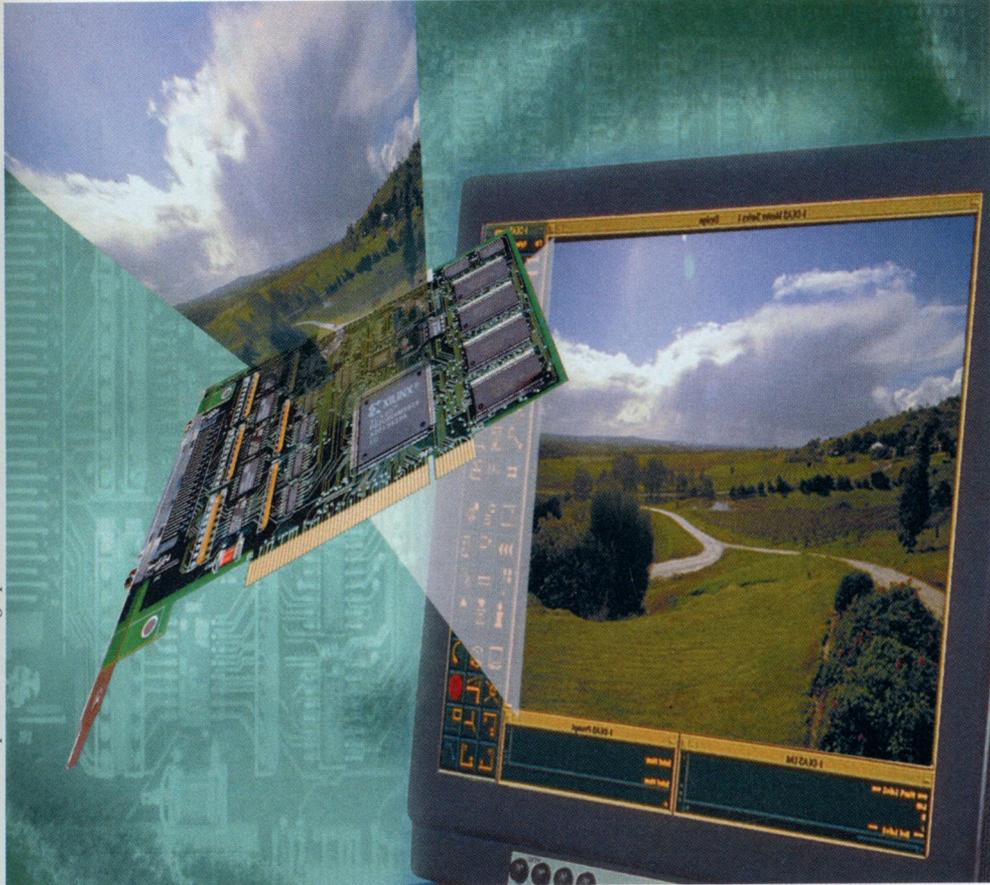
Déjà plusieurs protagonistes dans ce marché naissant.

**LES CONVERTISSEURS SE PROTEGENT
CONTRE LES SURINTENSITES** _____ **42**

Afin d'éviter un stress à la charge et un débit élevé de l'alimentation.

Plus complexes qu'auparavant, les applications à base de DSP exigent de plus en plus souvent un travail en équipe. Avec la mise en réseau possible de certains outils de développement de processeurs numériques de signal, le président de White Mountain DSP, Peter Siy, est convaincu que les besoins actuels et à venir continueront à être satisfaits.





Multi Video Design a réalisé une carte d'acquisition d'images à grande vitesse sur bus PCI, basée sur un FPGA de Xilinx (voir page 55).

MISE EN ŒUVRE

COMPOSANTS

LES CIRCUITS LOGIQUES PROGRAMMABLES APPRIVOISENT LE BUS PCI _____ **55**

Certaines applications demandent une interface PCI sur mesure. Dans ce cas, les circuits logiques programmables s'imposent. MVD préconise l'emploi d'un FPGA, Cypress celui d'un CPLD.

UN FPGA POUR UNE INTERFACE PCI ET PLUS _____ **56**

LA PLUS PETITE SOLUTION CPLD POUR PCI _____ **62**

ENREGISTRER AVEC UN TELEPHONE CELLULAIRE _____ **68**

Ajouter à un téléphone portable un système d'enregistrement de la voix impose plus ou moins de mémoire, suivant la solution choisie. ISD propose l'utilisation de ses « mémoires analogiques ».

SOUS-SYSTEMES

LE STANDARD PMC ET LES COMPOSANTS FPGA AU SERVICE DE LA NEUTRONIQUE _____ **72**

La mise en œuvre de FPGA sur un module mezzanine PMC d'acquisition apporte la souplesse recherchée par les ingénieurs instrumentalistes de l'Institut Laue-Langevin.

APPLICATIONS

ENREGISTREMENT VOCAL SUR UNE PUCE _____ **77**

ATTENUATEUR VIDEO PROGRESSIF A SYNCHRO SAUVEGARDEE _____ **78**

RECEPTEUR TRES HAUTE FREQUENCE A FAIBLE COUT _____ **80**

ALIMENTATION 5V TIRANT SON ENERGIE D'UN PORT RS-232 _____ **82**

Le présent numéro comporte : entre les pages 2/5 et 120/123, deux encarts Electronique de 2 pages ; deux cartes jetées abonnement de 2 pages (Electronique et Electronique International Hebdo).

LE MARCHÉ CLASSE de l'électronique LES PRODUITS NOUVEAUX

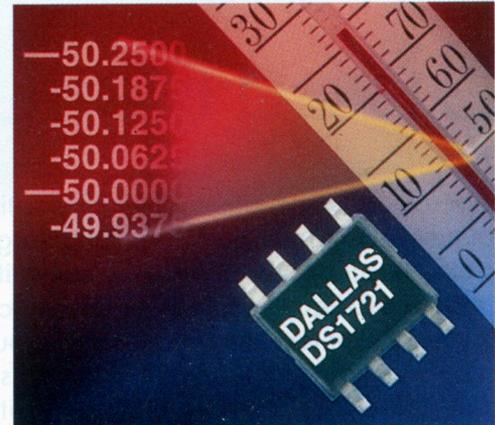
Composants actifs ; passifs ; sous-systèmes/OEM ; CAO électronique ; instrumentation/test ; matériaux et équipements de production

Page 99

GUIDE D'ACHAT

LES CIRCUITS D'ACQUISITION ET DE SUPERVISION DE LA TEMPERATURE _____ **84**

Les capteurs de température silicium tirent bénéfice du numérique et intègrent CAN, interface série, mémoire, horloge temps réel... jusqu'à se transformer, par exemple, en circuits de supervision d'un système complet. Si la précision de la mesure dans la plage de température considérée est toujours souhaitable, le comportement linéaire est accessoire dans le cas d'un thermostat.



PRATIQUE

REVUE DE PRESSE _____ **91**
BIBLIOGRAPHIE _____ **93**
MANIFESTATIONS _____ **94**