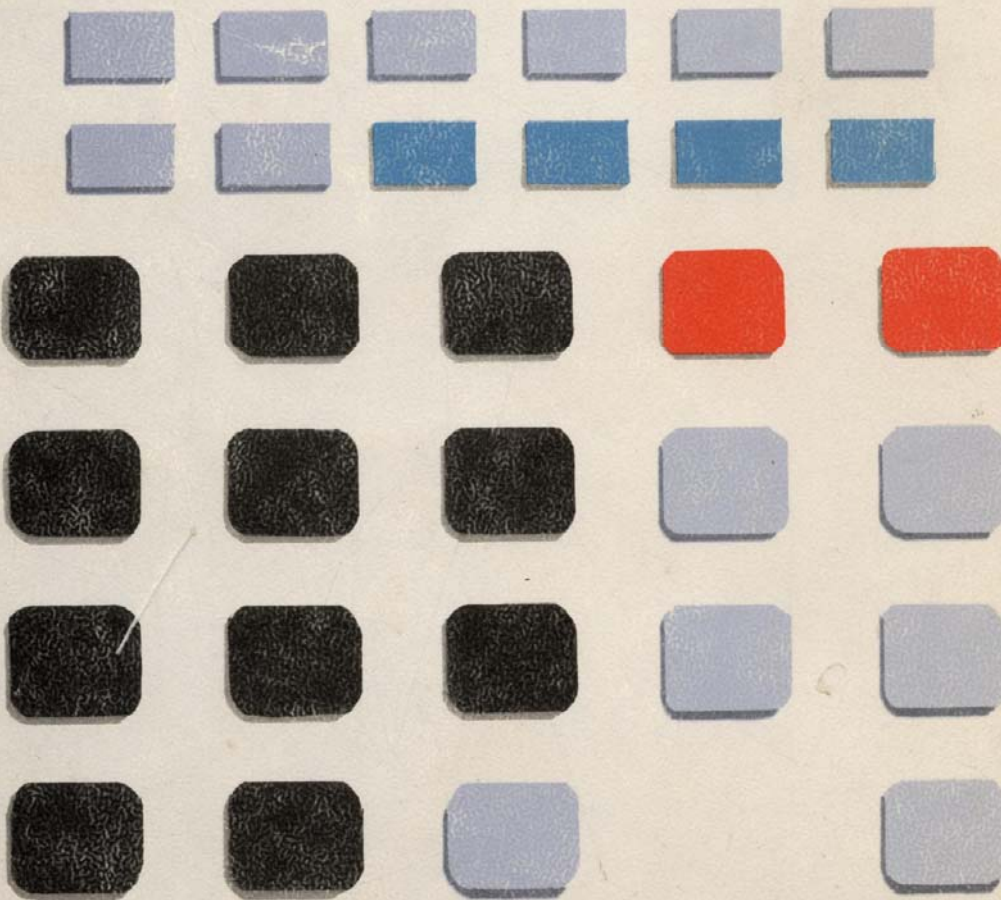


المهندس فاروق سكر

الحسابات الالكترونية



دار الفكر

نات

المهندس
فاروق سكر

الحاكيه باب الله لكترونيه

دار الفكر

الحاسبات الإلكترونية

٥	الإهداء	...
٧	باقة ورد	...

« الباب الأول »

٩	كلمة	...
١١	مقدمة عامة	...
١٥	أهمية الحاسبات الإلكترونية وبعض استخداماتها	...
١٧	مقدمة في تكنيك الدارات الإلكترونية الرقمية التكاملية	...

« الباب الثاني »

الفصل الأول

مقدمة

٢٣	العمليات الأساسية في الحاسبات الإلكترونية	١ - ١ - ٢
٢٣	العكس	٢ - ١ - ٢
٢٤	الذاكرات أو التذكر	٣ - ١ - ٢

الفصل الثاني

٢٧	أنظمة العد	١ - ٢ - ٢
٢٨	الترميز العشري	٢ - ٢ - ٢
٢٩	طرق التحويل بين أنظمة العد	٣ - ٢ - ٢

٣٠	العمليات الحسابية في نظام الأعداد الثنائية	٤ - ٢ - ٢
٣٧	الترميز 8421 وهو ترميز ال B C D	٥ - ٢ - ٢

« الباب الثالث »

٤٥	- مكونات وأقسام الحاسب الإلكتروني ووظائف أقسامه
٤٥	مقدمة عامة

الفصل الأول

٤٧	وحدة التشغيل المركزية (C . P . U) :	١ - ٣
	Central - Processor - Unit	
٤٨	وحدة الحساب والمنطق (A - L - U) :	١ - ١ - ٣
	Arithmetic - Logic - Unit	
٥٦	وحدة المراقبة Control - Unit	٢ - ١ - ٣
٥٧	وحدة الذاكرة Memory - Unit	٣ - ١ - ٣
٥٩	وحدة مراقبة الإدخال والإخراج	٤ - ١ - ٣
	Input - Output - Control - Unit	

الفصل الثاني

٦٢	وحدات الإدخال input - unit	٢ - ٣
٦٣	البطاقات المثقبة	١ - ٢ - ٣
٦٤	الشريط الورقي المثقب	٢ - ٢ - ٣
٦٤	الشريط المغناطيسي	٣ - ٢ - ٣

الفصل الثالث

٦٨	وحدة الإخراج output - unit	٣ - ٣
----	----------------------------	-------

الفصل الرابع

٧٠	وحدات التخزين File - Storage - unit	٤ - ٣
----	-------------------------------------	-------

« الباب الرابع »

الدارات والعائلات المنطقية للحاسبات الإلكترونية

« تصميمها - عملها - توابعها المنطقية »

٧٧ مقدمة عامة

٧٧ كيفية عمل الدارات المنطقية وحالاتها المنطقية

الفصل الأول

٧٩	كيفية العمل المنطقي لبوابة OR	٤ - ١ - ١
٨٣	كيفية العمل المنطقي لبوابة AND	٤ - ١ - ٢
٨٤	دائرة سميث Schmitt - trigger	٤ - ١ - ٣

الفصل الثاني

٨٦	الدارات او التوابع المنطقية Logic - Function	٤ - ٢
٨٦	دائرة التابع العاكس	٤ - ٢ - ١
٨٧	دائرة التابع المتطابق	٤ - ٢ - ٢
٨٧	دائرة تابع التقاطع AND	٤ - ٢ - ٣
٨٩	دائرة أو بوابة الاجتماع OR	٤ - ٢ - ٤
٩١	دائرة بوابة نفي التقاطع NAND	٤ - ٢ - ٥
٩٢	دائرة بوابة نفي الاجتماع NOR	٤ - ٢ - ٦
٩٣	تابع XOR Execlosive - OR	٤ - ٢ - ٧
٩٤	تابع NXOR	٤ - ٢ - ٨

الفصل الثالث

٩٦	نظريات وقوانين منطقية	٤ - ٣ - ١
٩٧	نظريتا دومورغان	٤ - ٣ - ٢

الفصل الرابع

٩٨	العائلات المنطقية المستخدمة في الحاسبات الإلكترونية	٤ - ٤
٩٨	البوابة diode - logic DL	١ - ٤ - ٤
١٠٠	البوابة AND	١ - ١ - ٤ - ٤
١٠١	البوابة OR	٢ - ١ - ٤ - ٤
١٠١	العاكس	٢ - ٤ - ٤
١٠٢	العائلة D. C. T. L	٣ - ٤ - ٤
	diode - coupled - Transistor - Logic	
١٠٣	Resistor - transistor - Logic R. T. L العائلة	٤ - ٤ - ٤
١٠٣	D. T. L العائلة	٥ - ٤ - ٤
١٠٤	T. T. L العائلة	٦ - ٤ - ٤
١٠٥	T. T. L Shattky العائلة	٧ - ٤ - ٤
١٠٥	M. O. S العائلة	٨ - ٤ - ٤
١٠٧	C. M. O. S العائلة	٩ - ٤ - ٤

« الباب الخامس »

المهتزازات النبضية وأنواعها

١١١	مقدمة في المهتزازات النبضية Flip. Flop	١ - ٥
١١٣	المهتزازات النبضية نوع R - S	٢ - ٥
١١٥	مهتزازات نوع D	٣ - ٥
١١٧	مهتزازات نوع T	٤ - ٥
١١٨	مهتزازات نوع J - K	٥ - ٥
١٢١	استخدامات المهتزازات النبضية Flip - Flop	٦ - ٥

« الباب السادس »

المسجلات Registers

١٢٥	مقدمة	١ - ٦
١٢٦	بنية المسجلات	٢ - ٦
١٣٠	مسجل الإزاحة Shift - Register	٣ - ٦

« الباب السابع »

دارات الحساب المنطقي

١٣٩	الجامع النصفى Half - Addar	١ - ٧
١٤٠	الجامع الكامل Full - Addar	٢ - ٧
١٤٣	جمع ال B C D	٣ - ٧
١٤٤	طرح ال B C D	٤ - ٧
١٤٧	دارات الجمع المركبة	٥ - ٧
١٥٠	تصميم دائرة منطقية لكشف الترميز الغير قانوني	٦ - ٧

« الباب الثامن »

العدادات (Counters)

الفصل الأول

١٥٥	مقدمة عامة	١ - ٨
١٥٦	تبسيط وإيجاد معادلات المداخل المنطقية	١ - ١ - ٨

الفصل الثاني

١٦٠	العداد العشري غير المتزامن	١ - ٢ - ٨
١٦٢	العداد العشري المتزامن	٢ - ٢ - ٨
١٧١	دارات التوقيت	٣ - ٢ - ٨

« الباب التاسع »

الفصل الأول

١٧٧	مقدمة في مجموعات الإختزان او الذاكرات	٩ - ١ - ١
١٧٩	ذاكرة المهتزات	٩ - ١ - ٢
١٨٠	طريقة R Z	٩ - ١ - ٣
١٨١	طريقة N R Z	٩ - ١ - ٤
١٨٣	ذاكرة النواة المغناطيسية	٩ - ١ - ٥

الفصل الثاني

١٨٤	مبدأ عملية التسجيل والقراءة	٩ - ٢
١٨٦	مبادئ القراءة بالكومبيوتر	٩ - ٢ - ١
١٨٦	مبادئ عملية التسجيل بالكومبيوتر	٩ - ٢ - ٢

الفصل الثالث

١٨٧	ترتيب ذاكرة النواة في مصفوفات ومجموعات	٩ - ٣
-----	--	-------

« الباب العاشر »

الدارات التصميمية لحاسب ألكتروني رقمي

	الدارات التصميمية للحاسب الالكتروني الرقمي	١٠ - ١
١٩٣	واستخداماته وشرح عمله	
٢٠٠	المخطط الصندوقي للمعالج	١٠ - ٢
٢٠٩	الفاصلة العشرية في الكومبيوتر	١٠ - ٣
٢١٢	العمليات الإجمالية بالكومبيوتر المستخدم	١٠ - ٤